

ВИКИПЕДИЯ

МЦСТ-R2000

Материал из Википедии — свободной энциклопедии

МЦСТ R-2000 (маркируется как «1891ВМ018») — микропроцессор российской фирмы МЦСТ из серии процессоров МЦСТ-R, основанной на архитектуре SPARC, которая изначально была разработана в 1985 году компанией Sun Microsystems. Программно совместим с архитектурой SPARC v9 и векторными расширениями VIS1 и VIS2; также имеет свои собственные расширения системы команд.

Представляет собой восьмиядерный процессор, оснащённый двухканальным контроллером оперативной памяти DDR4-2400, предназначен для применения совместно с южным мостом КПИ-2. Микросхема разработана по технологическим нормам 28 нм с использованием библиотек стандартных элементов.

Основные характеристики микропроцессора «R-2000»

| | Характеристики | Значения |
|---|---------------------------------|------------|
| 1 | Технологический процесс | КМОП 28 нм |
| 2 | Рабочая тактовая частота | 2000 МГц |
| 3 | Производительность:GFLOPS(FP32) | 64 |
| 4 | Потребляемая мощность, Вт | 25 Вт |
| 5 | Процессорных ядер | 8 |

Ссылки

- Сайт ЗАО МЦСТ (<http://www.mcst.ru>)

Источник — <https://ru.wikipedia.org/w/index.php?title=МЦСТ-R2000&oldid=118190973>

МЦСТ R2000

Центральный процессор

| | |
|--------------------------------|-----------------|
| Производство | 2018 |
| Разработчик | <u>МЦСТ</u> |
| Производитель | <u>МЦСТ</u> |
| Частота ЦП | 2000 <u>МГц</u> |
| Технология производства | 28 <u>нм</u> |
| Наборы инструкций | <u>SPARC v9</u> |
| Маркировка | 1891ВМ018 |
| Число ядер | 8 |
| Разъём | |
| Ядра | |
| ← <u>МЦСТ-R1000</u> | |

Эта страница в последний раз была отредактирована 29 ноября 2021 в 15:00.

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)