

ВИКИПЕДИЯ

ZISC

Материал из Википедии — свободной энциклопедии

ZISC (англ. *Zero Instruction Set Computer* — **компьютер с нулевым набором команд**) — архитектура процессора, основанная на таких технологиях, как сопоставление с образцом. Архитектура характеризуется отсутствием микрокоманд в привычном для микропроцессоров понимании. Также акроним ZISC намекает на разработанную ранее технологию RISC.

Концепция основана на идеях, позаимствованных из нейросетей. Для ZISC характерна аппаратная параллельная обработка данных, подобно тому, как это происходит в настоящих нейросетях. Эта концепция была разработана Гаем Палле (Guy Paillet), вдохновлённым во время совместной работы с командой Карло Руббиа по параллельной обработке, и с Леоном Купером в начале 1990-е над RCE (Restricted Coulomb Energy — модель нейросети, опубликованная Cooper в 1982). RCE было разработано и опубликовано в книге Bruce Batchelor (Cardiff University UK) «Practical Approach to Pattern Classification».

См. также

- Ассоциативная память
- Complex instruction set computer (CISC)
- Reduced instruction set computer (RISC)
- Minimal instruction set computer (MISC)
- Ultimate RISC (URISC, OISC)
- One instruction set computer (https://ru.wikipedia.org/w/index.php?title=One_instruction_set_computer&redirect=no) (NISC)
- Transport triggered architecture (TTA)

Ссылки

- US Patent for ZISC hardware (<https://web.archive.org/web/20121004231112/http://www.patentstorm.us/patents/5621863.html>), issued to IBM/G.Paillet on April 15, 1997
- Image Processing Using RBF like Neural Networks: A ZISC-036 Based Fully Parallel Implementation Solving Real World and Real Complexity Industrial Problems (<http://www.springerlink.com/content/h85146q636u24050/>) (недоступная ссылка) by K. Madani, G. de Trémiolles, and P. Tannhof
- From CISC to RISC to ZISC (<http://www.lsmarketing.com/LSMFiles/9809-ai1.htm>) by S. Liebman on lsmarketing.com
- Neural Networks on Silicon (<https://web.archive.org/web/20060805041457/http://www.aboutai.net/DesktopDefault.aspx?article=aa071800a.htm&tabid=2>) at aboutAI.net
-
- ZISC (<http://curlie.org/Computers/Hardware/Components/Processors/ZISC>) в каталоге ссылок Curlie (dmoz)
- CogniMem Technologies Inc. Massively Parallel Hardware Acceleration for Pattern Recognition (<http://www.cognimem.com/>)

Источник — <https://ru.wikipedia.org/w/index.php?title=ZISC&oldid=109981280>

Эта страница в последний раз была отредактирована 19 октября 2020 в 21:12.

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)