

ВИКИПЕДИЯ

# VIA CoreFusion

Материал из Википедии — свободной энциклопедии

**VIA CoreFusion** (рус. *Слав ядер*) — гибридный микропроцессор (APU), разработанный тайваньской компанией VIA Technologies. VIA CoreFusion сочетает в себе ядро процессора VIA Nehemiah и северный мост с интегрированной графикой.

Платформа «CoreFusion» доступна в двух конфигурациях: «Mark» и «Luke».

Платформа	Диапазон тактовой частоты	Архитектура ядра	Кэш (L1/L2/L3)	Интегрированная графика	Поддержка памяти	Энергопотребление (TDP)	Технология производства	Конструкция и линейные размеры
VIA Mark	533/800 МГц	'Nehemiah'	128 КБ/64 КБ/-	S3 Graphics ProSavage4	SDR 133 МГц	6/8 Вт	130 нм	HSBGA/41x57 мм
VIA Luke	533/800/1000 МГц			VIA UniChrome™ Pro	DDR 266/333/400 МГц	6/8/10 Вт		HSBGA/37x53 мм

Процессоры VIA CoreFusion предназначены для использования в мультимедийной бытовой технике, в бортовых компьютерах автомобилей, в тонких клиентах и других областях, где требуется низкое энергопотребление.

## См. также

- Система на кристалле
- VIA C3
- VIA C7
- Intel Atom

- [AMD Fusion](#)

## Ссылки

---

- [VIA CoreFusion™ Processor Platform \(http://www.via.com.tw/en/products/processors/corefusion/\)](http://www.via.com.tw/en/products/processors/corefusion/) (англ.). [VIA Technologies](#). Дата обращения: 23 апреля 2009. Архивировано (<https://www.webcitation.org/66Xz1Y3lO?url=http://www.via.com.tw/en/products/processors/corefusion/>) 30 марта 2012 года.
- 

Источник — [https://ru.wikipedia.org/w/index.php?title=VIA\\_CoreFusion&oldid=118860086](https://ru.wikipedia.org/w/index.php?title=VIA_CoreFusion&oldid=118860086)

---

**Эта страница в последний раз была отредактирована 25 декабря 2021 в 01:25.**

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)