

ВИКИПЕДИЯ

VIA C3

Материал из Википедии — свободной энциклопедии

C3 — семейство x86-совместимых микропроцессоров компании VIA Technologies. В основе процессоров семейства C3 лежало ядро, разработанное компанией Centaur Technology (приобретённой VIA в 1999 году).

Первое ядро, лежавшее в основе процессоров VIA C3 — Samuel 2, представляло собой ядро Samuel, лежавшее в основе поздних процессоров VIA Cyrix III, оснащённое кэш-памятью второго уровня. По сравнению с Pentium III имел значительно меньшее энергопотребление и фактически был холодным процессором, но имел недостаток, заключающийся в очень слабом сопроцессоре. В основном использовался в офисных ПК.

В 2018 году в процессоре был обнаружен аппаратный бэкдор, позволяющий исполнять код в нулевом кольце защиты^[1].

Примечания

- GitHub - xoreaxeaxeax/rosenbridge: Hardware backdoors in some x86 CPUs (<https://github.com/xoreaxeaxeax/rosenbridge>). Дата обращения: 13 августа 2018. Архивировано (<https://web.archive.org/web/20180813115944/https://github.com/xoreaxeaxeax/rosenbridge>) 13 августа 2018 года.

Ссылки

- VIA C3 (<http://www.viatech.com/en/silicon/legacy/processors/c3/>) (англ.)
- CPU Shack — CPU Collection Museum — VIA CPU Overview (<http://www.cpushack.com/VIA.html>) (англ.)
- «Nehemiah» — новое ядро VIA C3 и перспективы его применения (<http://www.ixbt.com/cpu/via-c3-nehemiah.shtml>) (рус.)

C3	
<i>Центральный процессор</i>	
 <div>  </div>	
 <div> VIA C3 866 (Ezra) </div>	
Производство	2001
Производитель	<u>VIA Technologies</u>
Частота ЦП	700 <u>МГц</u> — 1,4 <u>ГГц</u>
Частота FSB	100—133 <u>МГц</u>
Технология производства	CMOS, 0,15—0,13 <u>мкм</u>
Наборы инструкций	<u>IA-32</u> , <u>MMX</u> , <u>SSE</u> (начиная с ядра Nehemiah), <u>3DNow!</u> (до ядра Nehemiah)
Разъём	<u>Socket 370</u>
Ядра	Samuel 2 (C5B) Ezra (C5C) Ezra-T (C5N) Nehemiah (C5C) Nehemiah (C5XL)
← <u>VIA Cyrix III</u>	<u>VIA C7</u> →

Источник — https://ru.wikipedia.org/w/index.php?title=VIA_C3&oldid=122626351