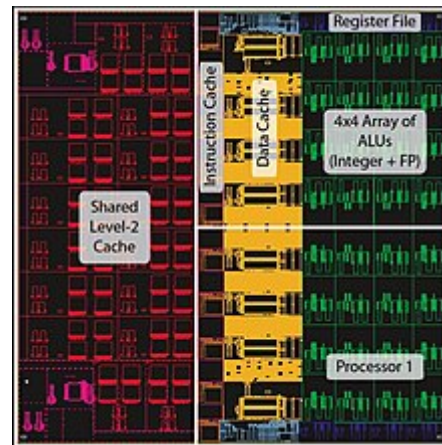


ВИКИПЕДИЯ

TRIPS (архитектура процессора)

Материал из Википедии — свободной энциклопедии

TRIPS (англ. *The Tera-op, Reliable, Intelligently adaptive Processing System*) — это микропроцессорная архитектура, разработанная командой из Техасского университета в Остине совместно с IBM, Intel и Sun Microsystems. TRIPS использует архитектуру набора команд, разработанную так, чтобы её можно было легко разбить на большие группы инструкций (графиков), которые могут выполняться на независимых элементах обработки. Конструкция собирает связанные данные в графики, пытаясь избежать дорогостоящих операций чтения и записи данных и сохраняя данные в высокоскоростной памяти рядом с элементами обработки. Прототип процессора TRIPS содержит 16 таких элементов. TRIPS надеялся достичь 1 TFLOP на одном процессоре, согласно опубликованным с 2003 по 2006 годы документам.^[1]



Процессор TRIPS

См. также

- Усовершенствованные RISC-вычисления

Примечания

- TRIPS : One Trillion Calculations per Second by 2012 (<http://www.cs.utexas.edu/%7Etrips/>). Дата обращения: 19 марта 2020. Архивировано (<https://web.archive.org/web/20210228141838/https://www.cs.utexas.edu/~trips/>) 28 февраля 2021 года.

Ссылки

- TRIPS Tutorial (http://www.cs.utexas.edu/users/cart/trips_tutorial.html)
- TRIPS Technical Overview (<http://www.cs.utexas.edu/%7Etrips/overview.html>)
- TRIPS Prototype System (<http://www.cs.utexas.edu/%7Etrips/prototype.html>)

Источник — [https://ru.wikipedia.org/w/index.php?title=TRIPS_\(архитектура_процессора\)&oldid=122431924](https://ru.wikipedia.org/w/index.php?title=TRIPS_(архитектура_процессора)&oldid=122431924)

Эта страница в последний раз была отредактирована 20 мая 2022 в 01:44.

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)