

ВИКИПЕДИЯ

SuperSPARC

Материал из Википедии — свободной энциклопедии

SuperSPARC — микропроцессор, использующий систему команд SPARC V8. Разработан корпорацией Sun Microsystems. Версии с тактовой частотой 33 и 40 МГц появились в 1992. SuperSPARC содержал 3.1 миллиона транзисторов. Он был произведён компанией Texas Instruments в Miho (Япония) по 0,8-микронной технологии BiCMOS.

Существовали два производных SuperSPARC: SuperSPARC+ и SuperSPARC-II. SuperSPARC+ был разработан с целью исправить некоторые недостатки, которые ограничивали тактовую частоту SuperSPARC и следовательно производительность. SuperSPARC-II, выпущенный в 1994, был значительно переработан, что позволило достичь частоты 80 МГц. В 1995, SuperSPARC-II был заменён на 64-битный UltraSPARC, использующий систему команд SPARC V9.

См. также

- UltraSPARC
- UltraSPARC T1
- UltraSPARC T2
- Rock

Ссылки

- Особенности процессоров с архитектурой SPARC компании Sun Microsystems (http://docstore.mik.ua/skbd/glava_19.htm#_5_2_1)

Источник — <https://ru.wikipedia.org/w/index.php?title=SuperSPARC&oldid=81967158>

Эта страница в последний раз была отредактирована 19 ноября 2016 в 19:14.



Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)