

ВИКИПЕДИЯ

# SPARC64 VI

---

Материал из Википедии — свободной энциклопедии

**SPARC64 VI** (кодовое имя «*Olympus-C*») — микропроцессор, разработанный Fujitsu. Он использует систему команд SPARC V9 и удовлетворяет спецификации *Joint Programming Specification* (JSP1), разработанной Fujitsu и Sun. Процессор используется в совместной линейке серверов Fujitsu и Sun SPARC Enterprise класса *M*. Преемником SPARC VI стал SPARC64 VII (также называвшийся SPARC64 VI+), выпущенный в 2008 году.

## Содержание

Описание

SPARC64 VII

SPARC64 VIIIfx

Примечания

Ссылки

## Описание

---

Микропроцессор имеет два ядра, каждое из которых представляет собой видоизменённый процессор SPARC64 V+. Ядра разделяют 6 МБ кэш-памяти второго уровня.

Для реализации многопоточности в SPARC64 VI используются два способа: симметричная многопроцессорность (SMP) и крупнозернистая многопоточность, которую Fujitsu называет вертикальной многопоточностью (vertical multi-threading).

## SPARC64 VII

---

**SPARC64 VII** (кодовое имя «*Jupiter*») — дальнейшая разработка SPARC64 VI. Это 4-ядерный микропроцессор, каждое ядро способно исполнять 2 потока. Таким образом, процессор может обрабатывать 8 потоков одновременно.

Сокет SPARC64 VII совместим с сокетом его предшественника, SPARC64 VI. Поэтому возможно проведение модернизации существующих серверов класса M до SPARC64 VII.

## SPARC64 VIIIfx

---

**SPARC64 VIIIfx** (кодовое имя «*Venus*») — восьмиядерная версия процессора SPARC64 VII. Микропроцессор имеет производительность до 128 Гфлопс и производится по 45-нм технологии. На август 2009 года SPARC64 VIIIfx являлся самым быстрым в мире процессором, обгоняя самый быстрый процессор от Intel (Xeon 5500 на ядре Nehalem) примерно в 2,5 раза<sup>[1]</sup>.

## Примечания

---

1. Fujitsu создала самый быстрый в мире CPU (<http://www.ixbt.com/news/all/index.shtml?11/92/01>) Архивировано (<https://web.archive.org/web/20100920054051/http://www.ixbt.com/news/all/index.shtml?11%2F92%2F01>) 20 сентября 2010 года.

## Ссылки

---

- SPARC64 VI/VII на fujitsu.com (<http://www.fujitsu.com/global/services/computing/server/sparcenterprise/technology/performance/processor.html>)
- Презентация SPARC64 VI/VI+ на Microprocessor Forum 2005 (<http://primeserver.fujitsu.com/primepower/event/report/pf-2005/pdf/mpf2005scr.pdf>) Архивная копия (<https://web.archive.org/web/20110711053722/http://primeserver.fujitsu.com/primepower/event/report/pf-2005/pdf/mpf2005scr.pdf>) от 11 июля 2011 на [Wayback Machine](#)

---

Источник — [https://ru.wikipedia.org/w/index.php?title=SPARC64\\_VI&oldid=115593036](https://ru.wikipedia.org/w/index.php?title=SPARC64_VI&oldid=115593036)

---

**Эта страница в последний раз была отредактирована 21 июля 2021 в 13:29.**

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)