

ВИКИПЕДИЯ

S1 Core

Материал из Википедии — свободной энциклопедии

S1ro (кодовое имя «*Sirocco*») — микропроцессор, реализующий систему команд SPARC V9, созданный компанией Simply RISC (<http://www.srisc.com/>). Он основан на дизайне процессора UltraSPARC T1 от Sun Microsystems. S1 является открытым аппаратным обеспечением и распространяется под лицензией GPL.^[1] (<https://web.archive.org/web/20160304074932/http://www.srisc.com/download/simplyrisc-s1-0.1.pdf>)

Основной целью проекта является создание максимально простой реализации. Основные отличия T1 и S1:

- S1 Core имеет одно 64-битное ядро (поддерживающее 4 независимых потока) вместо восьми ядер;
- S1 Core использует шину Wishbone.

См. также

- LEON
- OpenRISC

Ссылки

- Simply RISC — S1 Core (<http://www.srisc.com/?s1>)
 - S1 Страница на OpenCores (https://web.archive.org/web/20090216061311/http://opencores.org/projects.cgi/web/s1_core/overview)
 - S1 Страница на SunSource (<https://web.archive.org/web/20061004195621/http://s1.sunsource.net/>)
-

Источник — https://ru.wikipedia.org/w/index.php?title=S1_Core&oldid=115313378

Эта страница в последний раз была отредактирована 6 июля 2021 в 06:32.

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

