

ВИКИПЕДИЯ

MicroSPARC

Материал из Википедии — свободной энциклопедии

MicroSPARC (кодовое имя «*Tsunami*») — микропроцессор, поддерживающий систему команд **SPARC V8**, разработанный корпорацией Sun Microsystems. Это низкопроизводительный процессор, предназначавшийся для использования в низкопроизводительных рабочих станциях и встроенных системах. Сам микропроцессор был разработан **Sun Microsystems**, при этом был использован математический сопроцессор (FPU) компании **Meiko Scientific**. Процессор содержал 800,000 транзисторов.

У microSPARC были два производных: **microSPARC-II** и **microSPARC-IIep**. microSPARC-IIep — это microSPARC-II с тактовой частотой 100 МГц и с интегрированным **PCI** контроллёром для встроенных систем. Он был произведён компанией **LSI Logic** по заказу Sun и использовался в сетевых компьютерах **JavaStation**.

Источник — <https://ru.wikipedia.org/w/index.php?title=MicroSPARC&oldid=100286063>

Эта страница в последний раз была отредактирована 7 июня 2019 в 23:15.

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)