

ВИКИПЕДИЯ

Cyrix III

Материал из Википедии — свободной энциклопедии

Cyrix III — x86-совместимый процессор с процессорным разъемом Socket 370. Компания VIA Technologies начала производство этих процессоров в феврале 2000 года, вскоре после приобретения компаний Centaur Technology и Cyrix. Процессор **Cyrix III** должен был использовать ядро, разработанное одной из этих компаний.

Содержание

Ядра процессора

Joshua

Samuel

Samuel 2

Переименование

Примечания

Ядра процессора

Joshua

Опытные образцы процессора Cyrix III были созданы на основе ядра Joshua разработки Cyrix^[1], содержащего 22 миллиона транзисторов. Это ядро обладало типичными для процессоров Cyrix характеристиками: суперскалярным и спекулятивным выполнением команд, высоким темпом выполнения инструкций при сравнительно низкой тактовой частоте.

Чтобы подчеркнуть большую производительность своей разработки по сравнению с предложениями конкурентов, Cyrix использовала P-рейтинг, численно превосходящий тактовую частоту. Предположительно, блок вычислений с плавающей запятой был улучшен по сравнению с недостаточно производительным у линейки 6x86/МII. Однако, когда процессор попал в руки обозревателей, средняя производительность в целочисленных и вещественных вычислениях оказалась очень низкой по сравнению с конкурентами. Негативно был воспринят и тот факт, что линейка Cyrix 6x86 не обладала 100% совместимостью с процессорами Pentium и была совместима лишь с 486 процессорами.

Samuel

Поскольку тепловыделение, размер и производительность ядра Joshua оказались неудовлетворительными, компания VIA вскоре переключилась на ядро Samuel разработки Centaur Technology. Ядро Samuel содержало 11 миллионов транзисторов, обладало более простым дизайном, являясь эволюцией процессоров WinChip (не вышедшей версией WinChip 4). Ядро Samuel было разработано для более высоких тактовых частот, обладало большим размером кэша L1 (но не имело кэша L2) и использовало более тонкий техпроцесс. Хотя эта версия процессора Cyrix III все ещё не могла напрямую конкурировать с процессорами Intel и AMD, она была весьма энергоэффективна и содержала вдвое меньше транзисторов по сравнению с опытными образцами.^[2]

Компания VIA отказалась от использования раскритикованного P-рейтинга при обозначении новых процессоров на ядре Samuel в пользу обозначения фактического значения тактовой частоты.

Samuel 2

Ядро Samuel 2 это ревизия ядра Samuel. Команда разработчиков Centaur Technology добавила в состав процессора кэш L2 объёмом 64 КБ и перевела его на производственный процесс 150 нм. Эти изменения повысили темп выполнения инструкций, сократили энергопотребление и улучшили масштабируемость по тактовой частоте^[2].

Переименование

Процессор VIA Cyrix III позже был переименован в VIA C3, так как он не использовал технологий, разработанных Cyrix.

Примечания

- Обзор процессора VIA Cyrix III 533 (<http://www.ixbt.com/cpu/cyrix3-533.html>). Дата обращения: 16 октября 2012. Архивировано (<https://web.archive.org/web/20080622061746/http://www.ixbt.com/cpu/cyrix3-533.html>) 22 июня 2008 года.

2. VIA Cyrix III (Samuel 2) 600 и 667 MHz (<http://www.ixbt.com/cpu/via-cyrix3a.shtml>). Дата обращения: 20 октября 2012. Архивировано (<https://web.archive.org/web/20130331192643/http://www.ixbt.com/cpu/via-cyrix3a.shtml>) 31 марта 2013 года.

Источник — https://ru.wikipedia.org/w/index.php?title=Cyrix_III&oldid=122128801

Эта страница в последний раз была отредактирована 6 мая 2022 в 19:24.

Текст доступен по лицензии Creative Commons «С указанием авторства — С сохранением условий» (CC BY-SA); в отдельных случаях могут действовать дополнительные условия.

Wikipedia® — зарегистрированный товарный знак некоммерческой организации Фонд Викимедиа (Wikimedia Foundation, Inc.)